### PATENT ABSTRACTS OF JAPAN

(11) Publication number: 02082564 A

(43) Date of publication of application: 23.03.90

(51) Int. CI

H01L 25/065

H01L 25/07 H01L 25/18

(21) Application number: 63235513

(71) Applicant

**NEC CORP** 

(22) Date of filing: 19.09.88

(72) Inventor.

**KOIKE JUN** 

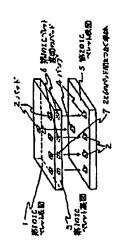
(54) SEMICONDUCTOR DEVICE

COPYRIGHT: (C)1990, JPO& Japlo

(57) Abstract

PURPOSE: To improve a mounting density per unit space substantially by a method wherein pads on the surface of a second IC pellet provided behind a first IC pellet are connected electrically to the pads on the rear of the first IC pellet with bumps.

CONSTITUTION: Holes piercing through a first IC pellet are formed by a laser and the holes are filled with melted solder to form conductors 7 between pads on the surface and rear of the first IC pellet. Bumps 4 are placed on the pads on a second IC pellet and the first IC pellet is placed so as to cover the second IC pellet. The layout positions of the pads 2 on the surface of the second IC pellet are determined in view of the layout positions of the pads 6 on the rear of the first IC pellet. If the pads 2 are connected electrically to the pads 6 with the bumps 4 when the two pellets are laminated, the first IC and the second IC are connected to each other electrically through the pads and bonding is completed.



⑩日本国特許庁(JP)

①特許出願公開.

#### ⑫ 公 開 特 許 公 報 (A) 平2-82564

@Int. Cl. 5

識別配号

庁内整理番号

@公開 平成2年(1990)3月23日

H 01 L 25/065 25/07 25/18

H 01 L 25/08 7638-5F

В

審査請求 未請求 請求項の数 1 (全3頁)

60発明の名称 半導体装置。

> 创特 頭 昭63-235513

御出 頤 昭63(1988)9月19日

包発 明 者 池 東京都港区芝 5 丁目33番 1 号 日本電気株式会社内

⑪出 願 人 日本電気株式会社 東京都港区芝5丁目33番1号

個代 理 人 弁理士 内 原

1. 発明の名称 半導体装置

### 2. 特許請求の範囲

安面に意味のある回路が形成されたICペレッ トの裏面に尋覚性のパッドを有し、酸パッドが安 面の回路と電気的に接続され、放ICペレットの 裏に配置された第2のICペレットの表面のパッ ドと第1のICペレットの裏面のパッドとをパン プにより電気的に接腕したことを特徴とする半導 体装置。

# 3. 発明の詳細な説明

## (産業上の利用分野)

本発明はICペレットのポンディング方法に関 し、特にICペレット間を3次元立体的にポン ディングする方法に関する。

〔従来の技術〕

従来、ICペレットはそのシリコン表面に回路 を形成するか、更に表面上部に立体的に 3 次元構 造で回路を形成するようになっており、ポンディ ングはその表面においてのみ行なわれる。

# (発明が解決しようとする課題)

上述した従来のICペレットではシリコン安面 のみで裏面使用は考慮されていないので、ICペ レットをケースにマウントする際は2次元的に並 べ、ボンディングはシリコン裏面に対してのみ行 なわれ、シリコン裏面への使用はできないという 欠点がある.

### [課題を解決するための手段]

本発明のICペレットのポンディング方法は、 表面に意味のある回路が形成されたICペレット の裏面に導電性のパッドを有し、放パッドが表面 の回路と電気的に接続され、放ICペシットの護 に配置された第2のICペレットの表面のパッド と第1のICペレットの裏面のパッドとをパンプ により世気的に絞続する手段を有している。

したがって、ICペレットの裏面を有効利用し、

表面の回路の電位を裏面のパッドに出せるように した為に、ICペレット間を立体構造で直接ポン ディングしてゆける。

### (実施例)

1

本発明について図面を参照して説明する。

第1団は本角明の第1の実施例の優略図である。

1は、第1のICペレット表面を表わし、2は、第1。第2のICペレット表面のパッド。3は、第1のICペレット裏面を表わす。4は、第2のICペレット表面を表わす。4は、第2のICペレットの表面を表わす。8は、第1のICペレット裏面のパッド。7は、第1のICペレット裏面のパッド。7は、第1のICペレットの表面を表わす。8とを電気的につなぐ事体。

第1図に於て、キーポイントは、第1のICペレットの裏面に形成されたパッドと、表面に形成されているパッド2とを電気的に結ぶ事体7の形成についてである。7の事体は、まず衰嚢のパッド間にレーザでICペレットを貫通する穴を開け、ハンダをその穴に容融させ流し込み形成すること

る回路が形成されたICペレットの裏面に準電性のパッドを有し、酸パッドが表面の回路と電気的に接続され、酸ICペレットの裏に配置された第2のICペレットの裏面のパッドと第1のICペロットの裏面のパッドと第1のICと第2のICペロットの裏面のパッドと第1のICと第2のICペロットの表面のパッドと第1のICと第2のICとは独立のにより、異なる機能を有するICペレットを何段により、異なる機能を有するICペレットを何段にも積み重ねて、立体構造のICとすることができ、よりコンパクトで空間あたりの実装密度を飛躍的に高める効果がある。

# 4: 図面の簡単な説明

第1図は本発明のICペレットのポンディング 方法の第1の実施例の紙略図、第2図は第2の実 施例の紙略図である。

1 ……第1のICペレット安面、2 ……第1。 第2のICペレット安面のパッド、3 ……第1の ICペレット褒面、4 ……パンプ、5 ……第2の ICペレット褒面、6 ……第1のICペレット褒 が考えられる。ハンダでなくとも金、銀、鋼が考えられる。次に第2のICペレット上のパッドの上にパンプ4を置いて第1のICペレットを第2のICペレットの上にかぶせるように置く。パッド6のレイアウト位置に対し、第2のICペレット表面のパッド2のレイアウト位置が考慮され、ペレット同志を合わせた時にこれらのパッド間がパンプ4によって電気的につながれば、第1のICと第2のICとは電気的にパッド間で結ばれ、ボンディングが行なわれたことになる。

第2図は、本発明の第2の実施例の機略図である。

第1の実施例との差異は7の2と8のパッド間 . をつなぐ導体を、ペレットのシリコン内部に置く のでなく、因のように外部を題すように配置する 点にある。7の導体材料はハンダ等が考えられる。

他は全て第1の実施例と同様なので説明は省略 する。

### 〔発明の効果〕

以上説明したように本発明は、裏面に意味のあ

面のパッド、7……2と8のパッド間をつなぐ事 体。

代理人 弁理士 内 原 音

BEST AVAILABLE COPY

